

Recherche en cours

Personne = *Niar Smail*

9 ressources ont été trouvées. Voici les résultats 1 à 9

Architectures parallèles reconfigurables pour le traitement vidéo temps-réel

Ali Karim Mohamed Abedallah - 2018
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/3a4c0cc5-ad6b-4d41-86bf-30>

→ Thèse



Conception de systèmes embarqués fiables et auto-réglables : applications sur les systèmes de transport ferroviaire

Alouani Ihsen - 2016
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/61a58130-99b1-48b1-8168-0>

→ Thèse



Des algorithmes de détection d'accidents routiers par vidéo surveillance

Maaloul Boutheina - 2018
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <https://ged.uphf.fr/nuxeo/site/esupversions/5c77ee5c-97ef-49cc-8fd4-3ce9757db321>

→ Thèse



Fiabilité et sécurité des systèmes embarqués communicants pour les transports : modélisation et optimisation

Elmetkatry Fatma - 2018
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <https://ged.uphf.fr/nuxeo/site/esupversions/a045c9a3-868b-4002-ae44-73b26403645>

→ Thèse



Optimisation de la consommation d'énergie des systèmes mobiles par l'analyse des besoins de l'utilisateur

Chaib Draa Ismat Yahia - 2018
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <https://ged.uphf.fr/nuxeo/site/esupversions/7061bc28-794b-4fbc-bfa8-277d4c5efd78>

→ Thèse



→ Thèse

Optimisation des applications multimédia sur des processeurs multicœurs embarqués

Baaklini Elias Michel - 2014

Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH



 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/778bf4fe-6761-49d2-a622-c9>

Optimisation des performances et de la complexité dans les architectures multiprocesseurs hétérogènes sur puce

→ Thèse

Dammak Masmoudi Bouthaina - 2015

Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH



 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/fd13e3c1-4dbd-4b38-8eb1-c2>

Un framework haut niveau pour l'estimation du temps d'exécution, des ressources matérielles et de la consommation d'énergie dans les accélérateurs à base de FPGA


→ Thèse

Makni Mariem - 2018

Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH



Restriction d'accès permanente : confidentialité ou accès intranet uniquement

 <https://ged.uphf.fr/nuxeo/site/esupversions/6b6abd25-8f74-4200-9312-ab38f93db141>

Une approche système pour l'estimation de la consommation de puissance des plateformes MPSoC

→ Thèse

Rethinagiri Santhosh Kumar - 2013

Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH



 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/e7549960-139d-46c0-bd3a-2>