

Recherche en cours

Personne = Dekeyser
Jean-Luc

4 ressources ont été trouvées. Voici les résultats 1 à 4

Architectures parallèles reconfigurables pour le traitement vidéo temps-réel

Ali Karim Mohamed Abedallah - 2018
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/3a4c0cc5-ad6b-4d41-86bf-30>

→ Thèse



Planification de chemin d'hélicoptères sur une architecture hétérogène CPU FPGA haute performance

Souissi Omar - 2015
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 Restriction d'accès permanente : confidentialité ou accès intranet uniquement

 <https://ged.uphf.fr/nuxeo/site/esupversions/8b8fd52b-f6f4-47aa-b7a0-79a2d9471e41>

→ Thèse



Une approche système pour l'estimation de la consommation de puissance des plateformes MPSoC

Rethinagiri Santhosh Kumar - 2013
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/e7549960-139d-46c0-bd3a-2>

→ Thèse



Une architecture évolutive flexible et reconfigurable dynamiquement pour les systèmes embarqués haute performance

Viswanathan Venkatasubramanian - 2015
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 Restriction d'accès permanente : confidentialité ou accès intranet uniquement

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/90b742a9-5182-405a-b34d-3>

→ Thèse

