

Recherche en cours

Mots-cléf = FPGA

6 ressources ont été trouvées. Voici les résultats 1 à 6

Architectures parallèles reconfigurables pour le traitement vidéo temps-réel

Ali Karim Mohamed Abedallah - 2018
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/3a4c0cc5-ad6b-4d41-86bf-30>

→ Thèse



Développement d'un récepteur intelligent dédié aux systèmes sans fil basés sur les modulations M-OAM

Menhaj Lamyae - 2017
Département Opto-Acousto-Electronique de l'IEMN - IEMN-DOAE, Laboratoire des Sciences et Technologies de l'Information et de la Communication (El Jadida, Maroc)

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/eb8a4eb0-b635-49c6-95d8-9>

→ Thèse



Étude et évaluation de la consommation énergétique d'une balise ferroviaire fondée sur l'ULB et le retournement temporel.

Abboubi Adil El - 2016
Département Opto-Acousto-Electronique de l'IEMN - IEMN-DOAE, Laboratoire électronique ondes et signaux pour les transports (Villeneuve-d'Ascq, Nord)

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/b64dfef6-231c-4a54-aea2-8a>

→ Thèse



Implémentation temps réel des algorithmes de tri dans les applications de transports intelligents en se basant sur l'outil de synthèse haut niveau HLS

Ben Jmaa Chtourou Yomna - 2019
Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH


 <https://ged.uphf.fr/nuxeo/site/esupversions/db3ec4b3-2a2c-431c-8e84-047f04c171a4>

→ Thèse



Nouvelles architectures adaptatives de modulation et codage ULB selon la QoS requise pour la communication véhicule-infrastructure

Hamidoun Khadija - 2016
Département Opto-Acousto-Electronique de l'IEMN - IEMN-DOAE

 Restriction d'accès permanente : confidentialité ou accès intranet uniquement

 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/a1a6db42-16e9-4a68-b0aa-5>

→ Thèse



Optimisation des performances et de la complexité dans les architectures multiprocesseurs hétérogènes sur puce

→ Thèse

Dammak Masmoudi Bouthaina - 2015

Laboratoire d'Automatique, de Mécanique et d'Informatique Industrielles et Humaines - LAMIH



 <http://ged.univ-valenciennes.fr/nuxeo/site/esupversions/fd13e3c1-4dbd-4b38-8eb1-c2>